

# SPECIFICATION

**MODEL: 026-LAP-ModBus-M**

**PART NO :** \_\_\_\_\_

**VERSION :** V1.24

Approver		Check	Design
GM	PM		

Customer Confirm

---

# 目录

1	软件注册 .....	3
2	人机界面 .....	6
3	使用说明 .....	9

# 1 软件注册

软件注册请依照下列步骤进行注册。

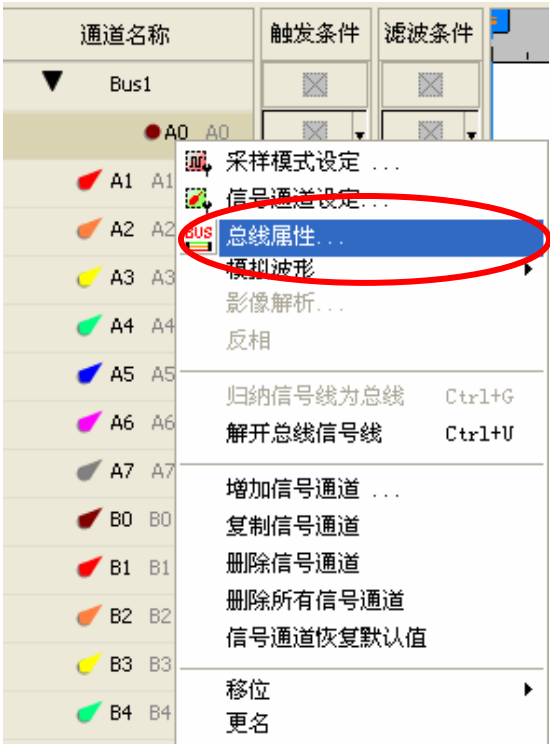
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

**STEP 1.** 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



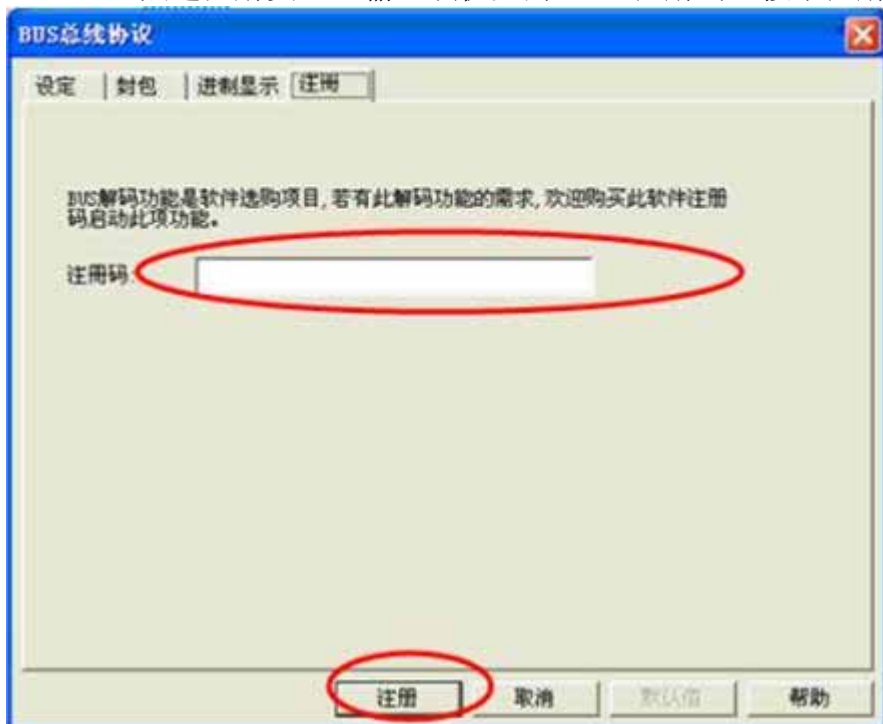
**STEP 2.** 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



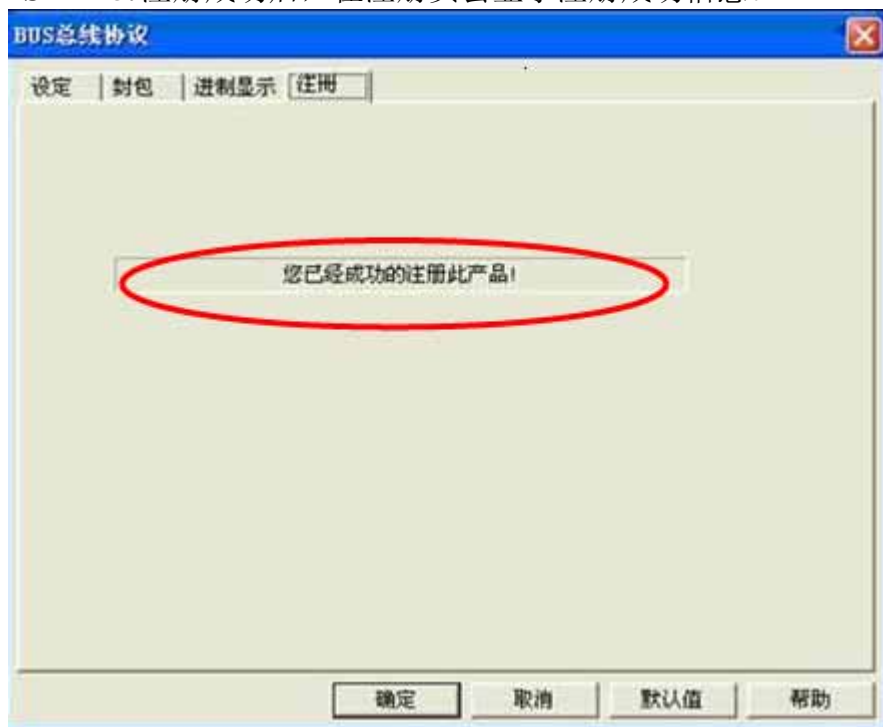
**STEP 3.**在总线属性对话框，点选 BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



**STEP 4.**点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。



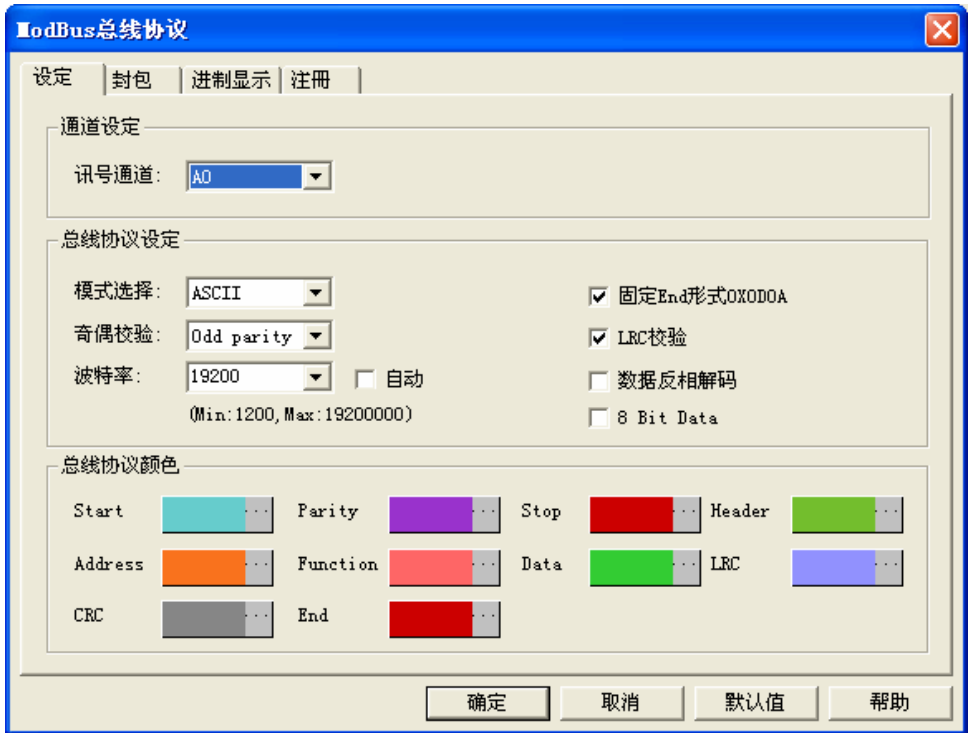
**STEP 5.**注册成功后，在注册页会显示注册成功信息。



## 2 人机界面

设定部分，请参考下图界面。

### 设定页



#### 通道设定：

ModBus 总线协议只需要一线解码。

#### 总线协议设定：

选择模式：可选择 ASCII 模式或 RTU 模式解码。

奇偶校验：可设定 Odd parity、Even parity、None parity。若选择 None parity，则可选 Stop Bit 的长度，选项为“Stop:2Bit”以及“Stop:1Bit”。

波特率设定：可设定 1200～19200000 之间的波特率。若勾选自动，波特率可由程序自动判断并显示。

固定 End 形式 0X0D0A：ASCII 模式下，才可选择是否使用固定 End 形式，十六进制表示为 0X0D0A。

LRC 校验：ASCII 模式下，可选择是否使用 LRC 校验；RTU 模式下，可选择是否使用 CRC 校验。

数据反相解码：解码时所有数数据进行反向解码。

8bit-data 显示：当选择 ASCII 时，8bit-data 显示；当选择 RTU 模式时 8bit-data 不显示。

#### 总线协议颜色：

可自行设定波形解码字段颜色。

封包页



封包部分可依使用者喜好调整各封包颜色，勾选项显示在封包列表中，未勾选项不会显示在封包列表中。默认勾选所有项。

进制显示页



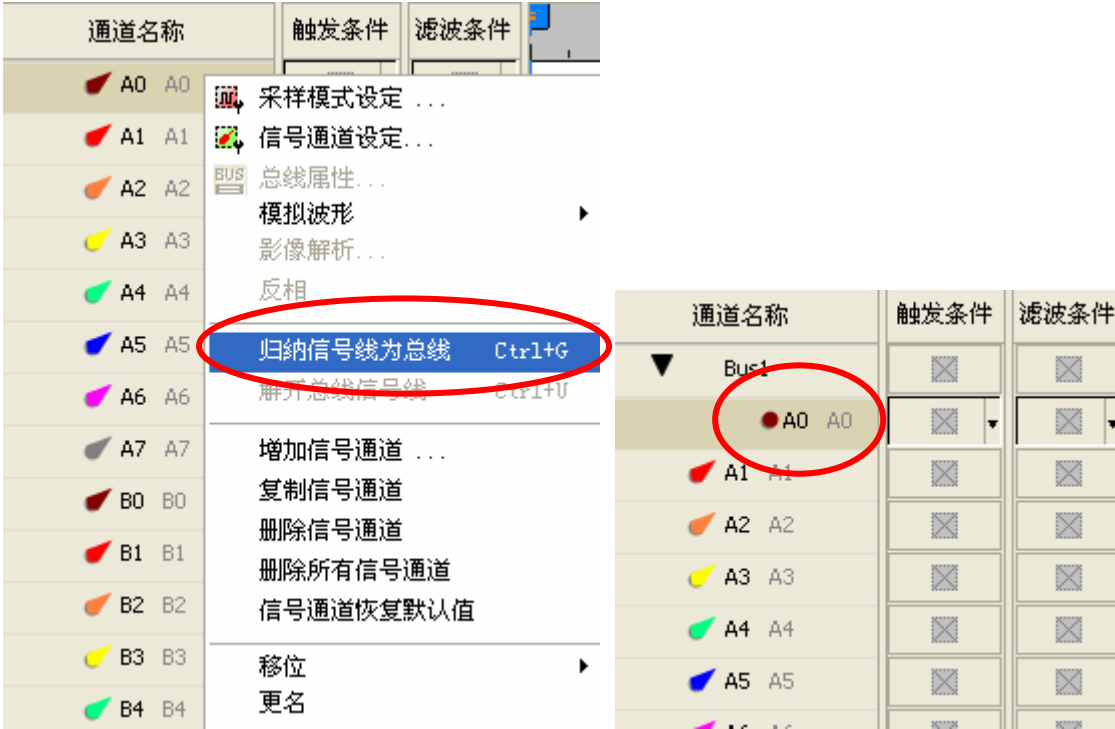
当启用自定义进制显示时，Address, Function, Data, LRC, End, CRC 用户可自定义其进制。不启用时，为灰色状态，不可点选进制设定。



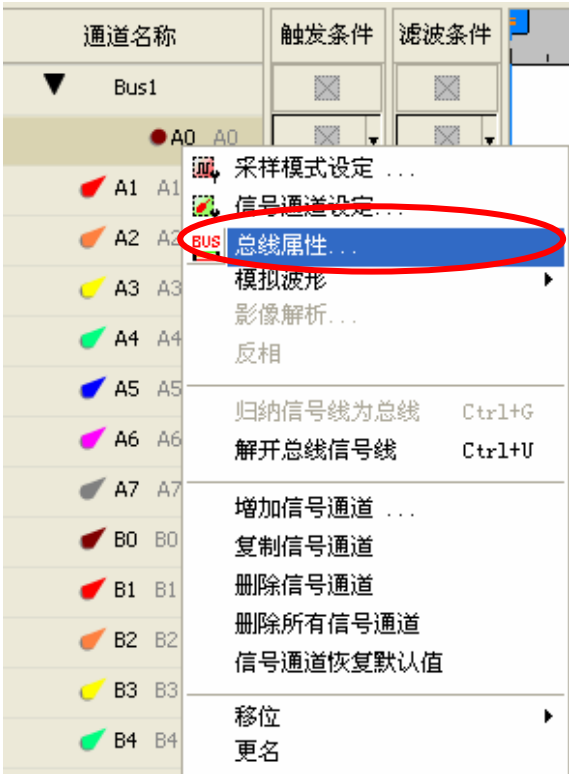


### 3 使用说明

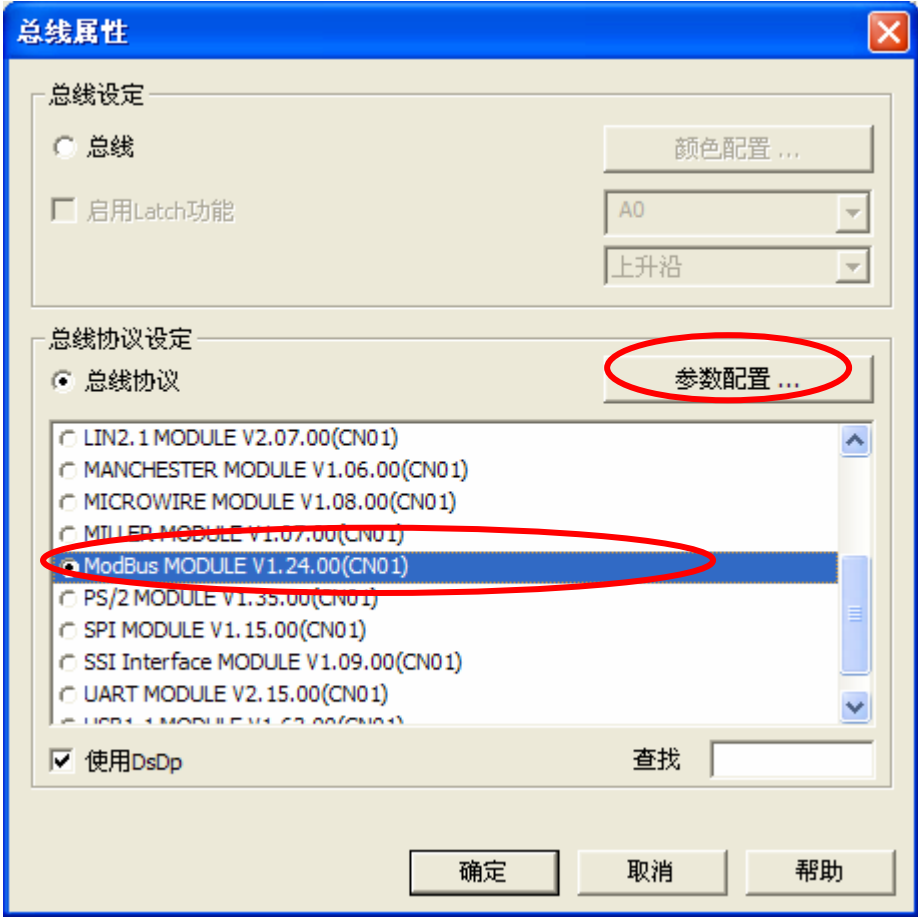
STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1，ModBus 总线协议分析只需 1 线解码。



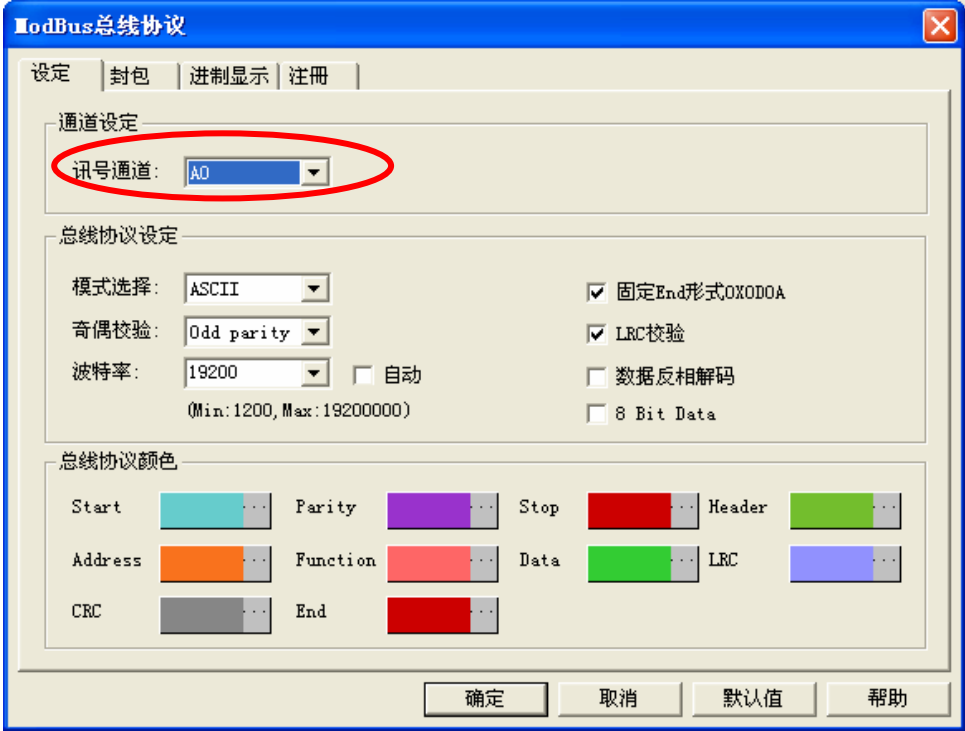
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



STEP 3. 在总线属性对话框，点选 ModBus MODULE V1.24.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 首先进行信号通道设定。



STEP 5. 选择 ASCII 模式或 RTU 模式解码。

ModBus总线协议

设定 封包 进制显示 注册

通道设定

讯号通道: A0

总线协议设定

模式选择: ASCII

奇偶校验: Odd parity

波特率: 19200 自动 (Min:1200, Max:19200000)

☒ 固定End形式0X0DOA

☒ LRC校验

☐ 数据反相解码

☐ 8 Bit Data

总线协议颜色

Start Parity Stop Header

Address Function Data LRC

CRC End

确定 取消 默认值 帮助

STEP 6. 设定 Odd parity、Even parity 或 None parity。

ModBus总线协议

设定 封包 进制显示 注册

通道设定

讯号通道: A0

总线协议设定

模式选择: ASCII

奇偶校验: Odd parity

波特率: 19200 自动 (Min:1200, Max:19200000)

☒ 固定End形式0X0DOA

☒ LRC校验

☐ 数据反相解码

☐ 8 Bit Data

总线协议颜色

Start Parity Stop Header

Address Function Data LRC

CRC End

确定 取消 默认值 帮助

STEP 7. 设定 12000~19200000 波特率或勾选自动计算波特率。

ModBus总线协议

设定 封包 进制显示 注册

通道设定

讯号通道: A0

总线协议设定

模式选择: ASCII ☒ 固定End形式0X0D0A

奇偶校验: Odd parity ☒ LRC校验

波特率: 19200 ☐ 自动 (Min:1200, Max:19200000) ☐ 数据反相解码

☐ 8 Bit Data

总线协议颜色

Start Parity Stop Header

Address Function Data LRC

CRC End

确定 取消 默认值 帮助

STEP 8. ASCII 模式下，才可选择是否使用固定 End 形式 0X0D0A。

ModBus总线协议

设定 封包 进制显示 注册

通道设定

讯号通道: A0

总线协议设定

模式选择: ASCII ☒ 固定End形式0X0D0A

奇偶校验: Odd parity ☒ LRC校验

波特率: 19200 ☐ 自动 (Min:1200, Max:19200000) ☐ 数据反相解码

☐ 8 Bit Data

总线协议颜色

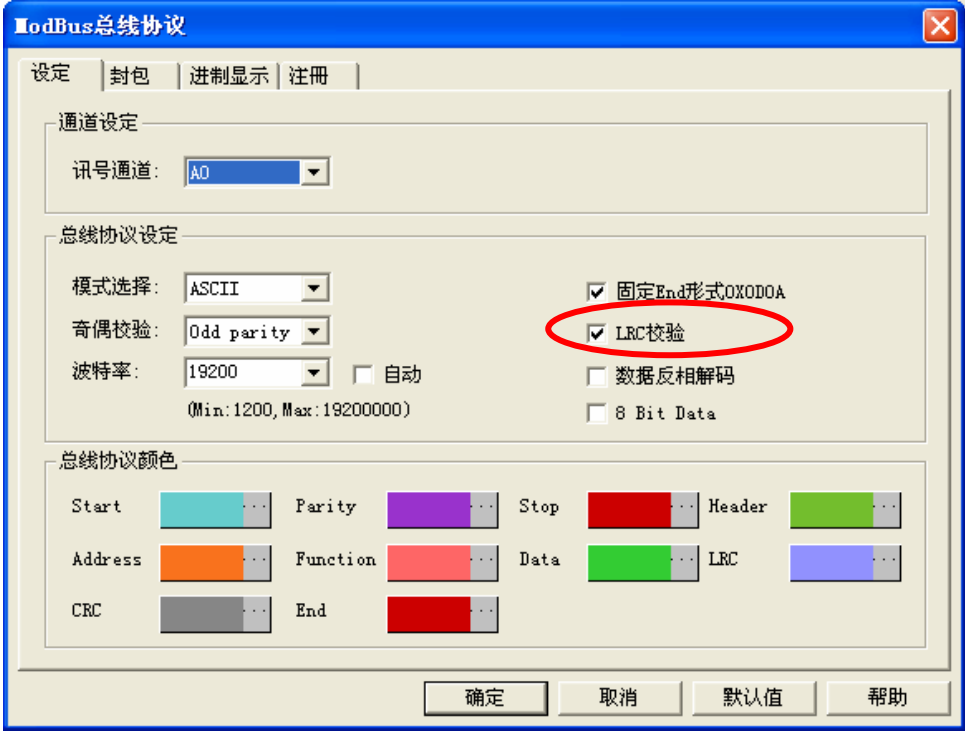
Start Parity Stop Header

Address Function Data LRC

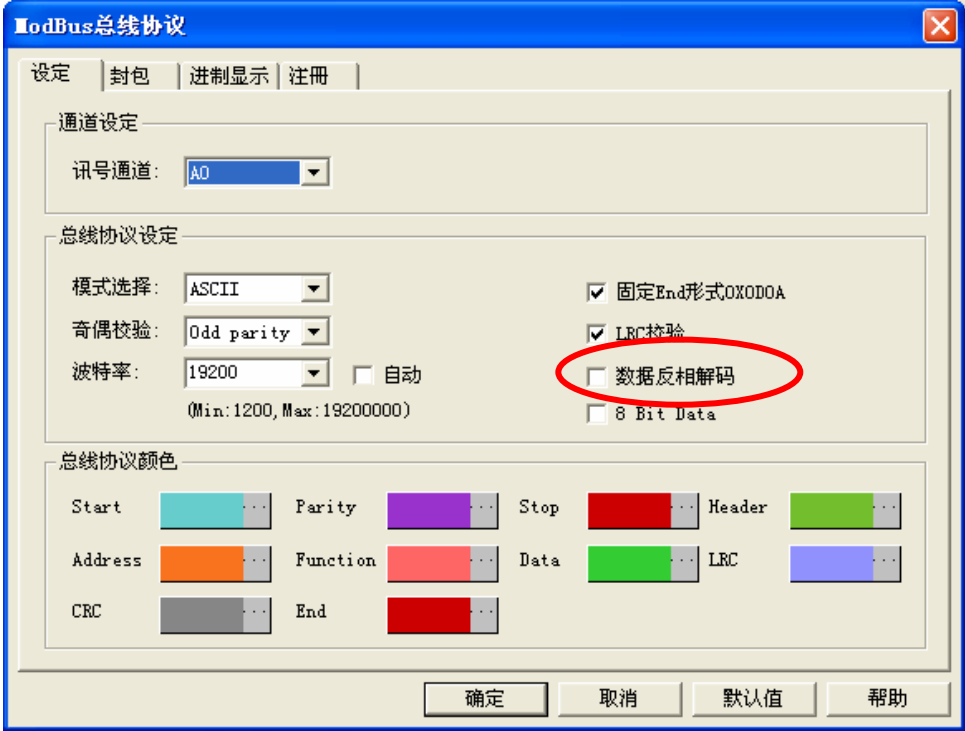
CRC End

确定 取消 默认值 帮助

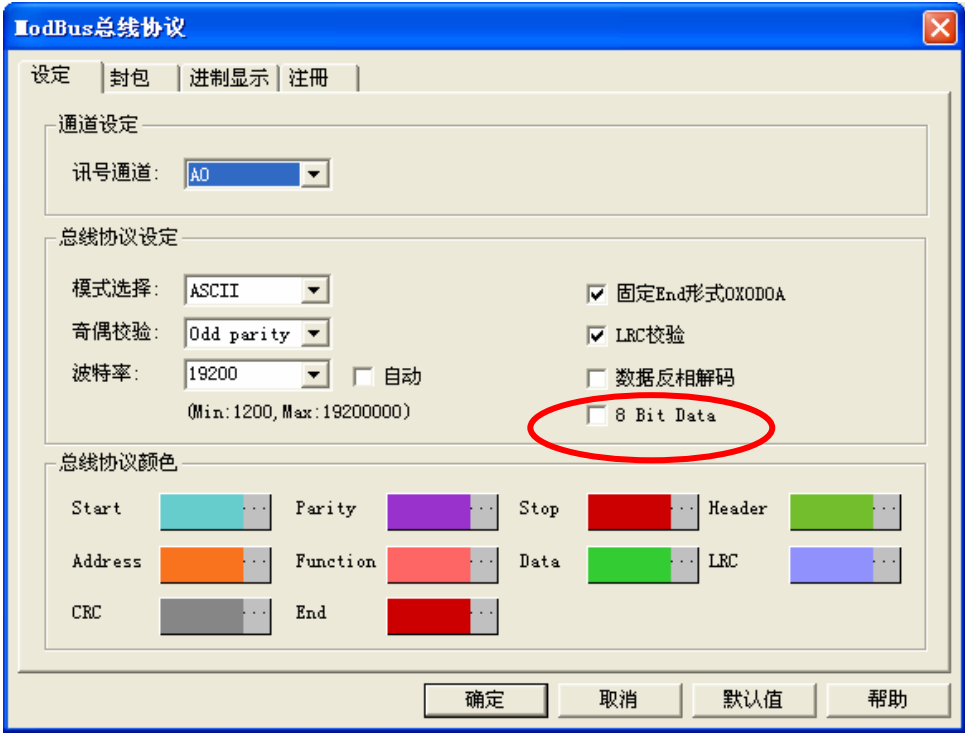
STEP 9. ASCII 模式下，可选择是否使用 LRC 校验或是 RTU 模式下，可选择是否使用 CRC 校验。



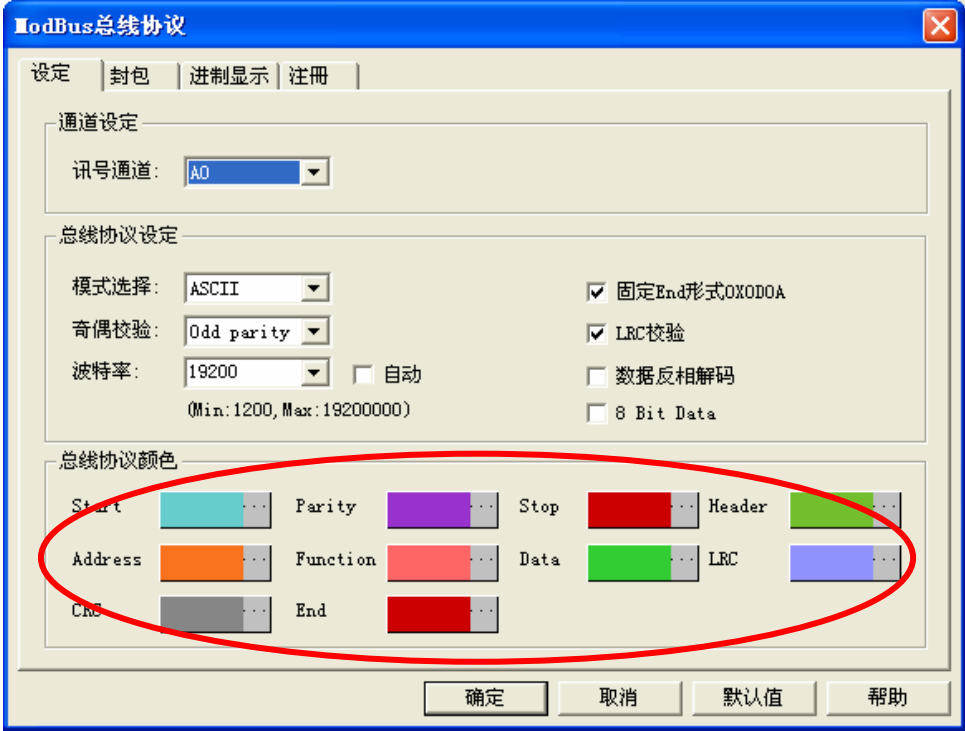
STEP 10. 设定是否数据反相解码。



STEP 11. 是否勾选 8Bit-Data。

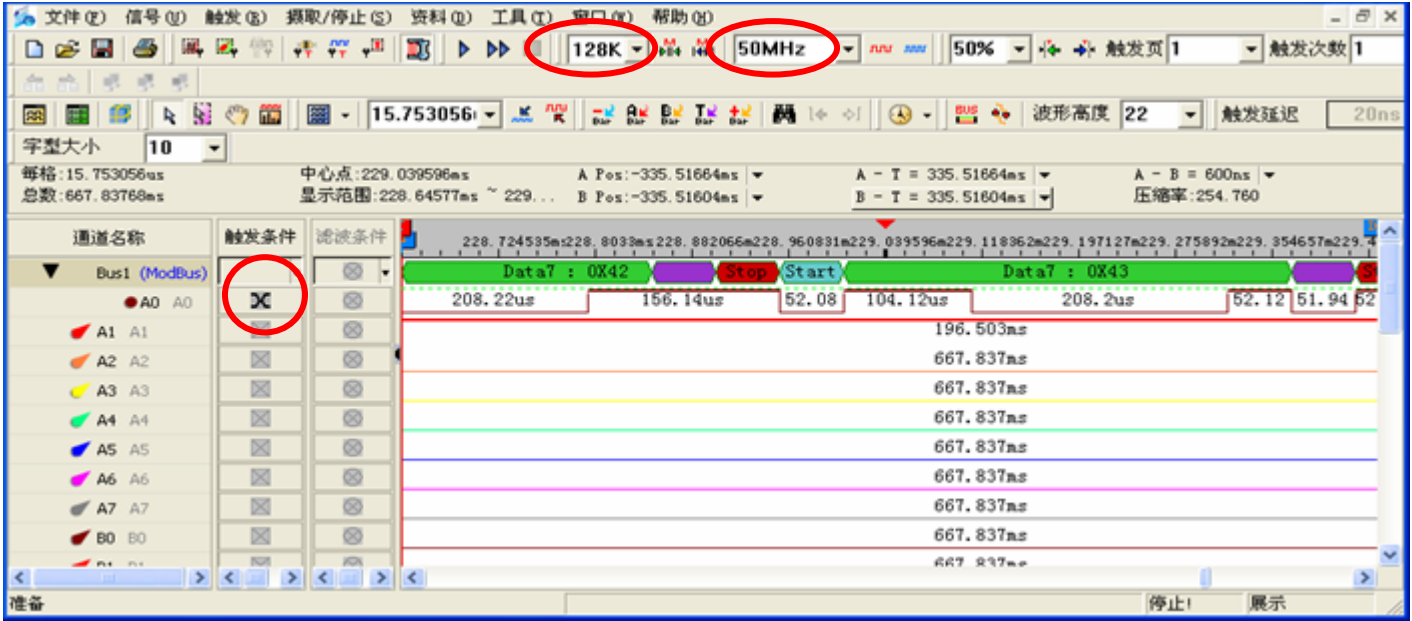


STEP 12. 总线协议解码字段颜色设定。



STEP 13. 总线协议解码完成图示，任一边沿触发，设定内存容量为 128K，采样频率为 50MHz。（采样频率最好是待测讯号的 4 倍以上）

总线协议解码



封包列表

